

LSI Turnkey Service

水平分業の製造パートナーと共に高品質なLSIを提供します。

ファウンダリーの提供する最先端を含む多種多様なプロセスを活用し、開発プロジェクト／量産計画に合わせたベストソリューションで各種設計フェーズからコーディネートします。

ASICソリューション

NSW

- ARM搭載SoCデザイン
- プロセスチェンジ
- 低消費電力デザイン
- カスタムIPデザイン
- FPGAからのポーティング

LSI論理設計

NSW

- 音声コーデック (Enc/Dec)
- プリンタ用画像スケーラ
- 動画コーデック (H.264 Dec)
- SSD用 Flash Memoryコントローラ
- DSC用画像補正アルゴリズム
- 監視カメラ用SoC
- プロジェクター用画像補正

DFT/レイアウト設計

NSW

- ◆ 130nm
- ◆ 45nm
- ◆ 90nm
- ◆ 40nm
- ◆ 65nm

MASK製造

- TSMC DCA:デザインセンターアライアンス

Wafer製造

Assembly



ASE Japan

機能/信頼性試験

NSW

- 専任エンジニアによるテストプログラム開発
- ※信頼性試験:不良解析は専門パートナーと実施

ES出荷

量産出荷

個別工程の製造請負

GDSIIデータで提供によるLSI製造、Waferで提供によるパッケージ組立/テスト、テスト開発のみなど、柔軟に対応。

試作サービス

プロトタイピングに特化したGDSIIデータからベアダイ製造までの試作。レイアウト設計やパッケージ組立も対応可能。

品質保証

全ての工程にて、NSWまたはパートナー会社の品質管理/品質保証を実施。

NSW Coordinate

デザイン

ロジックデザイン・レイアウトデザイン

- システムレベルCベースデザインから評価ボードデザインまでトータルソリューションを提供
- IC開発インターフェイスは仕様書以降GDSIIレベルまで柔軟に対応

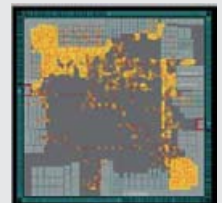
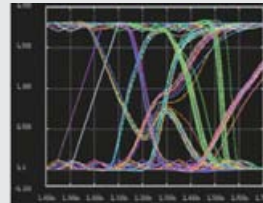
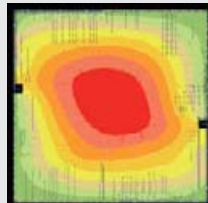
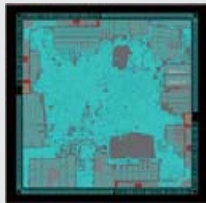
RTL設計/検証

DFT設計

タイミング検証

論理合成

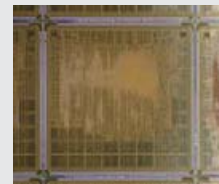
レイアウト設計



LSI製造

Wafer製造、パッケージ組立、量産テスト

- 世界最高のパフォーマンスを持つ「TSMC※」でWafer製造
NSWとTSMCはDCA※パートナーシップを締結
- 多数の実績を持つ国内外パートナーにてパッケージ組立と量産テスト
- 信頼性試験・不良解析は専門パートナーと実施



※ TSMC: Taiwan Semiconductor Manufacturing Co., Ltd.
DCA: デザインセンターアライアンス

テスト開発

テストプログラム開発、治工具開発、量産テスト立ち上げ

- 専任エンジニアによるテストプログラム開発
- 量産テストは開発時と同等でスムーズな立ち上げ
- 試作時など少量テスト対応

テスト設計

テスト開発メニュー

- テストプログラム開発
- テスタ用治工具開発
- テスト支援ツールの開発

